

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:

Atsushi HAYAMI et al



Serial No. 10/005,247

Art Unit: 2613

Filed: December 7, 2001

Examiner:

For: MODULATION SYSTEM

Atty Docket: 0102/0190

SUBMISSION OF PRIORITY DOCUMENTS RECEIVED

Assistant Commissioner for Patents
Washington, D.C. 20231

JUN 03 2002

Technology Center 2600

Sir:

Attached hereto please find certified copies of applicants' Japanese applications as follows:

Japanese Patent Application No. 2001-007389 filed January 16, 2001

Japanese Patent Application No. 2001-013312 filed January 22, 2001

Applicants request the benefit of said January 16, 2001 and January 22, 2001 filing dates for priority purposes pursuant to the provisions of 35 USC 119.

Respectfully submitted,


Louis Woo, Reg. No. 31,730
Law Offices of Louis Woo
1901 N. Fort Myer Drive, Suite 501
Arlington, Virginia 22209
Phone: (703) 522-8872

Date: May 31 2002

BEST AVAILABLE COPY

CERTIFIED COPY OF
PRIORITY DOCUMENT

U4-0122-TH (1)

日本特許庁
JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office

出願年月日
Date of Application:

2001年 1月16日

出願番号
Application Number:

特願2001-007389

出願人
Applicant(s):

日本ピクター株式会社

RECEIVED

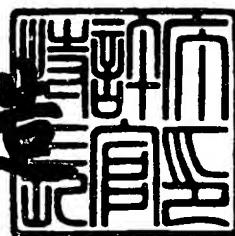
JUN 03 2002

Technology Center 2600

2001年11月26日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



【書類名】 特許願

【整理番号】 412001478

【提出日】 平成13年 1月16日

【あて先】 特許庁長官殿

【国際特許分類】 H03M 7/14

G11B 20/14 341

【発明者】

【住所又は居所】 神奈川県横浜市神奈川区守屋町3丁目12番地 日本ビ
クター株式会社内

【氏名】 速水 淳

【特許出願人】

【識別番号】 000004329

【氏名又は名称】 日本ビクター株式会社

【代表者】 守隨 武雄

【電話番号】 045-450-2423

【手数料の表示】

【予納台帳番号】 003654

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 変調方法、変調装置、復調方法、復調装置、情報記録媒体、情報伝送方法および情報伝送装置

【特許請求の範囲】

【請求項1】

4ビット単位の入力データ語を6ビット単位の出力符号語に符号化するための変換をする際に、

前記入力データ語に対応する前記出力符号語と、次の前記入力データ語を符号化するために使用される符号化テーブルを指定する符号化テーブル指定情報と含む複数の符号化テーブルを参照し、

前記各出力符号語は2進数の出力符号語列として順次直接結合して(1, k) RLL(ラン・レンジス・リミテッド)規則でkは7または8を満足する出力符号語として出力し、

(1, 8) RLL規則によるブロックを含むように前記入力データをブロック化し、前記入力データに所定のブロックの繰り返し周期で補助データを重畠することを特徴とする変調方法。

【請求項2】

前記複数の符号化テーブルは、少なくとも第1符号化テーブルおよび第2符号化テーブルを備えており、

前記第1符号化テーブルおよび前記第2符号化テーブルは、所定の入力データ語に対応する前記第1符号化テーブル上の第1出力符号語と前記所定の入力データ語と同一の入力データ語に対応する前記第2符号化テーブル上の第2出力符号語とをそれぞれNRZI変調した信号が逆極性であり、かつ、ある特定の出力符号語を出力した後に、前記第1, 第2出力符号語のいずれを選択しても、選択された出力符号語は(1, k) RLL規則でkは7または8を満足する出力符号語となるように構成していることを特徴とする請求項1記載の変調方法。

【請求項3】

前記第1, 第2出力符号語のいずれかを選択することを特徴とする請求項2記載の変調方法。

【請求項4】

前記符号化テーブル指定情報で指定された入力データ語に対応する出力符号語が前記第1の出力符号語、前記第2出力符号語のいずれかであることを検出し、

この検出結果に基づいて前記第1符号化テーブル、前記第2符号化テーブルのいずれかを指定する符号化テーブル指定情報を前記複数の符号化テーブルに出力し、

前記複数の符号化テーブルの中から指定された符号化テーブルを用いて入力データ語に対応して順次出力される出力符号語を、出力符号語の極性毎に分別して蓄積し、

指定された符号化テーブルから順次出力される出力符号語毎に、前記蓄積されている出力符号語に対応するCDS（コードワード・ディジタル・サム）を順次加算したDSV（ディジタル・サム・バリエーション）を蓄積し、

前記蓄積したDSVの絶対値の大きさを基に、前記符号語系列を選択して順次出力することを特徴とする請求項3に記載の変調方法。

【請求項5】

特定の入力データ語に対して符号語ビットの最短反転が連続することを検出し

前記最小反転の所定数の連続を監視する監視し、

前記最小反転が所定の数だけ続いた場合、符号語ビットの最短反転所定内の連続数に収めることを特徴とする請求項1乃至請求項4何れか1項に記載の変調方法。

【請求項6】

4ビット単位の入力データ語を6ビット単位の出力符号語に符号化する変換手段を有し、

前記変換手段は、前記各入力データ語を前記各出力符号語にそれぞれ符号化するための符号化テーブルを複数備えており、前記各符号化テーブルのそれぞれには前記各入力データ語に対応する前記各出力符号語と、次の前記入力データ語を符号化するために使用される符号化テーブルを指定する符号化テーブル指定情報を含み、

前記各出力符号語は2進数の出力符号語列として順次直接結合して(1, k) RLL(ラン・レンジス・リミテッド)規則でkは7または8を満足する出力符号語を出力する手段と、

前記入力データ以外に、所定のブロックの繰り返し周期でブロック化が可能な補助データの入力手段と、

前記補助データは前記入力データを前記ブロック化した際に、(1, 8) RLL規則によるブロックを設けることにより前記入力データに前記補助データを重畳する手段と有することを特徴とする変調装置。

【請求項7】

前記複数の符号化テーブルは、少なくとも第1符号化テーブルおよび第2符号化テーブルを備えており、

前記第1符号化テーブルおよび前記第2符号化テーブルは、所定の入力データ語に対応する前記第1符号化テーブル上の第1出力符号語と前記所定の入力データ語と同一の入力データ語に対応する前記第2符号化テーブル上の第2出力符号語とをそれぞれNRZI変調した信号が逆極性であり、かつ、ある特定の出力符号語を出力した後に、前記第1、第2出力符号語のいずれを選択しても、選択された出力符号語は(1, k) RLL規則でkは7または8を満足する出力符号語となるよう構成されていることを特徴とする請求項6記載の変調装置。

【請求項8】

前記第1、第2出力符号語のいずれかを選択する選択手段を備えたことを特徴とする請求項7記載の変調装置。

【請求項9】

符号化テーブル指定情報で指定された入力データ語に対応する出力符号語が前記第1、第2出力符号語のいずれかであるかを検出し、この検出結果に基づいて前記第1、第2符号化テーブルのいずれかを指定する符号化テーブル指定情報を前記複数の符号化テーブルに出力する符号化テーブル指定手段と、

前記複数の符号化テーブルの中から指定された符号化テーブルを用いて入力データ語に対応して順次出力される出力符号語を、出力符号語の極性毎に分別してメモリする出力符号語メモリ手段と、

指定された符号化テーブルから順次出力される出力符号語毎に、前記出力符号語メモリ手段にメモリされている出力符号語に対応するCDS（コードワード・ディジタル・サム）を順次加算したDSV（ディジタル・サム・バリエーション）をメモリするDSVメモリ手段と、

前記DSVメモリ手段から出力されるDSVの絶対値の大きさを基に、前記出力符号語メモリ手段から順次出力する出力符号語系列を選択する選択手段とを具備したことを特徴とする請求項9に記載の変調装置。

【請求項10】

特定の入力データ語に対して符号語ビットの最短反転が連続することを検出する最小反転符号語検出手段と、

前記最小反転の所定数の連続を監視する監視手段と、前記最小反転が所定の数だけ続いた場合、符号語ビットの最短反転所定内の連続数に収める符号語制御手段とを具備することを特徴とする請求項6乃至請求項9何れか1項に記載の変調装置。

【請求項11】

請求項1乃至請求項5のいずれかに記載の変調方法を用いて符号化された6ビット単位の符号語を連続化した符号語列を、再生データ列に復調する際に、

前記符号語列を6ビット毎の符号語に再構成し、

後続の符号語が前記複数の符号化テーブルのうち、どの符号化テーブルで符号化がなされるかを示し、

後続の符号語とを基にして、前記符号語列を再生データ列に復調することを特徴とする復調方法。

【請求項12】

(1, 7) RLLで記録された記録ブロックと(1, 8) RLLで記録されたブロックとを識別し、

前記識別された再生データに重畠された補助情報を検出して復号出力することを特徴とする請求項11に記載の復調方法。

【請求項13】

請求項6乃至請求項10の何れか1項に記載の変調装置を用いて符号化がなさ

れた6ビット単位の符号語を連續化した符号語列を、再生データ列に復調する復調装置であって、

前記符号語列を6ビット毎の符号語に再構成する手段と、

後続の符号語が前記複数の符号化テーブルのうち、どの符号化テーブルで符号化がなされるかを示す判定情報と、

後続の符号語とを基にして、前記符号語列を再生データ列に復調する手段とを有することを特徴とする復調装置。

【請求項14】

(1, 7) RLLで変換されたブロックと(1, 8) RLLで変換されたブロックを識別する手段と、

前記識別手段によって再生データに重畠された補助情報を検出する検出手段とを具備することを特徴とする請求項13に記載の復調装置。

【請求項15】

請求項6乃至請求項10の何れか1項に記載の変調装置を用いて符号化がなされた符号語が少なくとも一部記録されている事を特徴とする情報記録媒体。

【請求項16】

請求項1乃至請求項5の何れか1項に記載の変調方法を用いて符号化がなされた符号語を伝送情報として情報伝送を行う事を特徴とする情報伝送方法。

【請求項17】

請求項6乃至請求項10の何れか1項に記載の変調装置を用いて符号化がなされた符号語を伝送情報として情報伝送を行う事を特徴とする情報伝送装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、デジタル情報信号を、(1, k)ラン・レンゲス・リミテッド(以下、「(1, k) RLL」と記す)制限で、k = 7または8なる制限をもつ記録符号系列を変調、復調、記録、伝送する際にランレンゲス制限を用いて主情報に補助情報を重畠する変調方法、変調装置、復調方法、復調装置、情報記録媒体、情報伝送方法および情報伝送装置に関するものである。

【0002】

【従来の技術】

従来より、光ディスクあるいは磁気ディスクなどの記録媒体に、一連のデジタル情報信号を記録するための記録変調方式としては、(1, 7) RLLがよく使われている。しかし従来から使われている(1, 7) RLLでは、直流(DC)付近の信号成分抑圧が困難であり、ビットパターンによっては大きなDC成分を生じ、例えば、サーボ信号帯域に情報信号成分のスペクトルが混入し、サーボ性能に悪影響が及ぶ問題が生ずる事が予想される。

【0003】

これに対して、特開平6-195887号公報「記録符号変調装置」では、特定ビットパターンの繰り返しを防止する事で、DC成分の抑圧を図るための提案がなされている。また、特開平10-340543号公報「エンコード装置、デコード装置、エンコード方法、及びデコード方法」では、(1, 7) RLL規則を乱さないように冗長ビットを挿入することで、DC成分の抑圧を図るための提案がなされている。

【0004】

あるいは、特開2000-105981公報「データ変換方式および装置」によれば、(1, 8) RLL規則による8/12変調を用いて、最大ラン長を(1, 7) RLL規則に比べ符号語数に余裕を持たせ、この余裕分をDC成分の抑圧制御に用いる提案がなされている。

【0005】

【発明が解決しようとする課題】

然るに、特開平6-195887号公報によると、ビット反転や、ランダマイズ等の手段によって特定パターンの繰り返しの低減は図れるものの、十分にDC成分の抑圧をすることは困難である。また、特開平10-340543号公報によれば、DC成分の抑圧は前者に比べれば大きいものの、冗長ビットの挿入による記録容量の低下が生じてしまう。特開2000-105981公報によれば、DC成分の抑圧が冗長ビット無しに図れるものの、12ビットの符号化テーブルを複数必要とし、符号化規則および、復号化規則が複雑になるという問題点を有し

ていた。

【0006】

本発明は上記の問題点に鑑みてなされたもので、冗長ビットを用いること無しに(1, k) RLL規則で、k = 7あるいは8の制限下におけるDC成分の抑圧を4ビットを6ビットに変換可能な符号化テーブルを用いて達成することによって、従来より高い符号化レートでRLL(1, 7)規則で行うことが可能で、かつ復号化、復号化を簡素化可能な変調方式を提供するもので、さらにk = 7と8の双方が生成可能な変調によってk = 7の記録ブロックとk = 8の記録ブロックを用いることによって画像情報や音声情報等の主情報に、ディスクIDやコピー・プロジェクト情報等の補助情報を重畳可能とするものである。

【0007】

【課題を解決するための手段】

本発明は上述した問題点を解決するために4ビット単位の入力データ語を6ビット単位の出力符号語に符号化するための変換をする際に、前記入力データ語に対応する前記出力符号語と、次の前記入力データ語を符号化するために使用される符号化テーブルを指定する符号化テーブル指定情報と含む複数の符号化テーブルを参照し、前記各出力符号語は2進数の出力符号語列として順次直接結合して(1, k) RLL(ラン・レンジス・リミテッド)規則でkは7または8を満足する出力符号語として出力し、(1, 8) RLL規則によるブロックを含むように前記入力データをブロック化し、前記入力データに所定のブロックの繰り返し周期で補助データを重畳することを特徴とする変調方法を提供する。

【0008】

また、本発明は上述した問題点を解決するために4ビット単位の入力データ語を6ビット単位の出力符号語に符号化する変換手段を有し、前記変換手段は、前記各入力データ語を前記各出力符号語にそれぞれ符号化するための符号化テーブルを複数備えており、前記各符号化テーブルのそれぞれには前記各入力データ語に対応する前記各出力符号語と、次の前記入力データ語を符号化するために使用される符号化テーブルを指定する符号化テーブル指定情報とを含み、前記各出力符号語は2進数の出力符号語列として順次直接結合して(1, k) RLL(ラン

・レンジス・リミテッド) 規則で k は 7 または 8 を満足する出力符号語を出力する手段と、前記入力データ以外に、所定のブロックの繰り返し周期でブロック化が可能な補助データの入力手段と、前記補助データは前記入力データを前記ブロック化した際に、(1, 8) RLL 規則によるブロックを設けることにより前記入力データに前記補助データを重畠する手段と有することを特徴とする変調装置を提供する。

【0009】

また、本発明は上述した問題点を解決するために上述した変調方法を用いて符号化された 6 ビット単位の符号語を連續化した符号語列を、再生データ列に復調する際に、前記符号語列を 6 ビット毎の符号語に再構成し、後続の符号語が前記複数の符号化テーブルのうち、どの符号化テーブルで符号化がなされるかを示し、後続の符号語とを基にして、前記符号語列を再生データ列に復調することを特徴とする復調方法を提供する。

【0010】

また、本発明は上述した問題点を解決するために上述した変調装置を用いて符号化された 6 ビット単位の符号語を連續化した符号語列を、再生データ列に復調する復調装置であって、前記符号語列を 6 ビット毎の符号語に再構成する手段と、後続の符号語が前記複数の符号化テーブルのうち、どの符号化テーブルで符号化がなされるかを示す判定情報と、後続の符号語とを基にして、前記符号語列を再生データ列に復調する手段とを有することを特徴とする復調装置を提供する。

【0011】

また、本発明は上述した問題点を解決するために上述した変調装置を用いて符号化がなされた符号語が少なくとも一部記録されている事を特徴とする情報記録媒体を提供する。

【0012】

また、本発明は上述した問題点を解決するために上述した変調方法を用いて符号化がなされた符号語を伝送情報として情報伝送を行う事を特徴とする情報伝送方法を提供する。

【0013】

また、本発明は上述した問題点を解決するために上述した変調装置を用いて符号化がなされた符号語を伝送情報として情報伝送を行う事を特徴とする情報伝送装置を提供する。

【0014】

【発明の実施の形態】

以下、図1～図9を参照して、本発明の変調に関する実施形態を説明する。図1は本発明の変調装置の基本構成図、図2は本発明の変調装置のブロック構成図、図3は図2に示す符号化部周辺のブロック構成図、図4は図2に示す変調装置の符号化動作を説明するためのフローチャート、図5は本発明の変調装置によるRLL(1, 7)規則を満たすためのDSV制御を説明するためのフローチャート、図6本発明の変調装置によるRLL(1, 8)規則を満たすためのDSV制御を説明するためのフローチャート。図8は本発明の変調装置に用いられる4つの符号化テーブル” $S(k) = 0" \sim "S(k) = 3"$ の各内容を表す図であり、 $S(k)$ はテーブルの状態、 $D(k)$ は入力データ語、 $C(k)$ は出力符号語であり、デシマルとバイナリの表記をしてある。また $S(k+1)$ は次にとるテーブルを示す状態である。

【0015】

さて、(1, 7) RLLあるいは(1, 8) RLL制限を満足する6ビット単位の出力符号語の種類は図7のようになる。この符号語種類を基にした符号化テーブルの一例としては、図8に示すような4つの符号化テーブル(符号化テーブル番号 $S(k) = "0" \sim "3"$)が構成できる。 $S(k) = "0" \sim S(k) = "3"$ は、4つの符号化テーブルにそれぞれ割り当てられた符号化テーブル選択番号を表す。また、図8中の $S(k+1)$ は、次の符号化を行うために用いる符号化テーブルを選択する符号化テーブル選択番号を表す。なお、データ語 $D(k)$ と符号語 $C(k)$ との割り当ては符号化規則を乱さずかつ復調に支障をきたさないよう配置を変えることは可能である。例えば、図15に示す符号化テーブルは図8のテーブルのデータ語 $D(k)$ と符号語 $C(k)$ の割り当てを換えた配置をしており、このようにデータ語 $D(k)$ と符号語 $C(k)$ との割り当てを符号化規則を乱さないよう配置換えが可能であり、本発明の実施は図8の符号化テ

ーブルの構成以外でも本発明は有効である。

【0016】

まず図1を用いて、本発明の変調装置1について説明をする。変調がなされるべき画像、音声等を図示せぬ離散化手段によってバイナリ系列に変換されたディジタル情報信号はフォーマット部11で誤り訂正符号の付加やセクタ構造化等のいわゆるフォーマット化がなされたのち4ビットごとのソースコード系列となり4-6変調器12に加えられる。一方補助情報もフォーマット部11に加えられフォーマット化がなされるが、補助情報の情報量は、例えばディジタル情報信号の2048バイトを1セクタとした場合に1セクタで1ビットの情報を記録するものとする。このとき、図示せぬ補助情報信号源から送出されるバイナリ系列の補助情報は、セクタごとにバイナリの1か0かのビット割り当てがフォーマット部で同時に行われ、必要に応じて誤り検出情報や誤り訂正情報等が付加されソースコードとともに最大ラン設定信号としてセクタ毎に変調部12に送出される。もちろん、セクタ単位に限る必要は無く、補助情報に必要なビット数の転送が可能なディジタル情報信号のブロック単位で補助情報を転送することは可能である。

【0017】

4-6変調器12は一例として図8に示した符号化テーブル13を用いて後述の符号化処理を行うとともに所定の同期語を付加したのち、NRZI変換回路14にてNRZI変換して記録信号として記録駆動回路15に送出し、記録媒体2に記録あるいは伝送符号化手段31にて伝送符号化がなされ伝送媒体3に送出される。

【0018】

一方最大ラン設定信号は図16のようにセクタ毎に1または0のビットで変調部に送られる。図16の例では記録セクタ番号0, 1, 2, 3, 4, ...に対し、最大ラン設定信号が1, 0, 0, 1, 1, ...でこのとき T_{max} が9T, 8T, 8T, 9T, 9T, ...となる例を示している。ここで、Tは記録チャネル周期であり、9Tの場合は(1, 8)RLLで変調をし、8Tの場合は(1, 7)RLLで変調をする。

【0019】

図2は図1の4-6変調部12について、より詳細に動作を説明するための構成例を示したブロック図である。入力データ語（ソースコード）D（k）は符号語選択肢有無検出回路121と符号化テーブルアドレス演算部122、同期語生成部123にそれぞれ加えられる。符号語選択肢有無検出回路121ではD（k）と状態S（k）を用いてDSV極性の異なる符号語候補があるかどうかを検出する。この検出結果とD（k）とを基に符号化テーブルアドレス演算がなされ複数の符号化テーブル13から符号化候補をC（k）0、C（k）1として前者を符号語メモリ「0」124、後者を符号語メモリ「1」125に送出する。

【0020】

符号語メモリ「0」124、符号語メモリ「1」125にはDSV演算メモリ「0」126、DSV演算メモリ「1」127が接続され、符号語C（k）0、C（k）1が符号語メモリ「0」124、符号語メモリ「1」125に入力される毎にCDSの計算を行い記憶されているDSV値の更新する。ここで、符号語選択肢有無検出回路121によって選択肢があるソースコードD（k）が検出された場合、絶対値比較部128によって、DSVメモリ「0」126、DSVメモリ「1」127に蓄えられているDSVの絶対値が比較され、メモリ制御部129でDSVの絶対値が小さい符号語メモリに蓄えられた符号語を選択し出力符号語として外部出力するとともに選択されなかった符号語メモリ、DSV演算メモリの内容を、選択した符号語メモリ、DSV演算メモリの内容に入れ替える。

【0021】

図3が図2の符号化テーブル周辺を詳細に示した図であり、図4が以上述べた内容を詳細に示すフローチャートである。なお、本説明では符号語メモリを2つにし、符号語選択肢有無検出回路121で選択肢をもつD（k）が検出された場合、すぐに出力符号語を出す場合について説明をしたが、符号語メモリは2つに限られたものではなく、選択肢をもつD（k）が検出された場合、すぐに出力符号語を出す必要はなく、さらに何個かのメモリをもち、選択可能なソースコードをいくつか見て一番DSVの小さな符号語列を選択出力する方法でも本発明は有効である。図3において、最大ラン長設定130は、（1, 7）RLLに制限を

するか (1, 8) RLL に制限をするかの制御信号を、符号語選択肢有無検出回路に出力する手段であり、動作の詳細は後述する。また、同図において、最小ラン繰り返し検出 131 は最短反転の繰り返し数を監視する手段であり、動作の詳細は後述する。

【0022】

次に図9を用いて4ビット単位の入力データ語 $D(k)$ を (1, 7) RLL 制限による符号化する場合について具体的に説明する。入力データ語 $D(k)$ 、 $D(k+1)$ … として「4, 5, 6, 7, 8 (デシマル)」を例として用いる。符号化の初期状態では、説明を省略する同期語の挿入などの操作によって、符号化テーブルの初期選択番号を決定し、例えば、符号化テーブル $S(k) = "0"$ が選択される。この符号化テーブル $S(k) = "0"$ に、入力データ語 $D(k) = 4$ を入力すると、出力符号語 $C(k) = 18$ (デシマル) が出力され、また、次の符号化テーブル選択番号 $S(k+1) = "1"$ が選択される。

【0023】

次に、選択された符号化テーブル $S(k) = "1"$ に、入力データ語 $D(k) = 5$ を入力すると、出力符号語 $C(k) = 2$ (デシマル) が出力され、また、次の符号化テーブル選択番号 $S(k+1) = "2"$ が選択されることになる。以下同様に、符号化テーブル $S(k) = "2"$ に入力データ語 $D(k) = 6$ を入力すると、出力符号語 $C(k) = 18$ が出力され、符号化テーブル選択番号 $S(k+1) = "3"$ が選択され、次に符号化テーブル $S(k) = "3"$ に入力データ語 $D(k) = 7$ を入力すると、出力符号語 $C(k) = 21$ が出力され、符号化テーブル選択番号 $S(k+1) = "0"$ が選択され、そして、符号化テーブル $S(k) = "0"$ に入力データ語 $D(k) = 8$ を入力すると、出力符号語 $C(k) = 21$ が出力され、符号化テーブル選択番号 $S(k+1) = "1"$ が選択されることになる。

【0024】

この結果、入力データ語 $D(k)$ として「4, 5, 6, 7, 8 (デシマル)」は出力符号語 $C(k)$ として「010010, 000010, 010010, 010101, 010101 (バイナリ)」に符号化されて順次出力される。従つ

て、前記した5つの出力符号語 $C(k)$ を順次直接結合した一連の出力符号語列は、

01001000001001001001010101010101

となり、(1, 7) RLLの制限を満足する出力符号語列を得ることができる。

【0025】

この例では選択肢が存在するソースコードが出現をしていないがこのように、図1から図3に示した変調装置によって、図8になる符号化テーブルを用いることで4ビットごとのソースコード $D(k)$ とひとつ前の符号語を出力した際に出力された $S(k+1)$ を1ワード(ソースコードでの4ビット長)遅延させた $S(k)$ とによって、(1, 7) RLL制限を満足する符号語列を順次直接結合する事によって得ることができる。

【0026】

つぎに図5を用いて符号語選択肢有無検出回路121の動作について詳細に説明をする。図5が(1, 7) RLLの場合の選択肢有無演算回路121がなす動作についてフローチャートに示したものである。ステップ201の条件1についてみると、ひとつ前に符号化がなされた符号語 $C(k-1)$ のLSB側のゼロランを検出し4の場合(ステップ201でYesの場合)、すなわち図8の符号化テーブルで $C(k-1)$ がバイナリで010000のとき、 $S(k)=3$ で、 $D(k)$ が0~3の場合(条件1-1、ステップ202でYesの場合)には $C(k)0$ として $S(k)=3$ のテーブルから符号語を選択し、 $C(k)1$ として $S(k)=1$ の符号語を選択して“選択肢有り”という検出信号を選択肢有無検出回路121から出力する(ステップ206)。 $S(k)=2$ で $D(k)$ が7以上の時(条件1-2、ステップ203でYesの場合)、 $C(k)0$ として $S(k)=2$ のテーブルから符号語を選択し、 $C(k)1$ として $S(k)=1$ の符号語を選択して“選択肢有り”という検出信号を選択肢有無検出回路121から出力する(ステップ207)。ステップ201、ステップ202およびステップ203でそれぞれNoの場合は、 $C(k)0$ 、 $C(k)1$ とも $D(k)$ 、 $S(k)$ で選択された符号語“選択肢なし”(ステップ208)として判断を終了する。

【0027】

同様に、条件2(ステップ204)では、 $C(k-1)$ のLSB側のゼロラン

が5のとき、あるいは条件3（ステップ205）ではC(k-1)のLSB側のゼロランが1か2の時にも図5のフローチャートに従った判断によって選択肢があるかどうかを検出する。

【0028】

ステップ204の条件2についてみると、ひとつ前に符号化がなされた符号語C(k-1)のLSB側のゼロランを検出し5の場合（ステップ204でYesの場合）、すなわち図8の符号化テーブルでC(k-1)がバイナリで100000のとき、S(k)=3で、D(k)が0~1の場合（条件2-1、ステップ209でYesの場合）にはC(k)0としてS(k)=3のテーブルから符号語を選択し、C(k)1としてS(k)=1の符号語を選択して“選択肢有り”という検出信号を選択肢有無検出回路121から出力する（ステップ210）。S(k)=2でD(k)が10以上の時（条件2-2、ステップ211でYesの場合）、C(k)0としてS(k)=2のテーブルから符号語を選択し、C(k)1としてS(k)=1の符号語を選択して“選択肢有り”という検出信号を選択肢有無検出回路121から出力する（ステップ212）。ステップ204、ステップ209およびステップ211でそれぞれNoの場合は、C(k)0、C(k)1ともD(k)、S(k)で選択された符号語“選択肢なし”（ステップ208）として判断を終了する。

【0029】

ステップ205の条件3についてみると、ひとつ前に符号化がなされた符号語C(k-1)のLSB側のゼロランを検出し、ゼロランが1か2の場合（ステップ205でYesの場合）、すなわち図8の符号化テーブルでC(k-1)がバイナリで010010、010100、000010、000100、001010、100100、101010あるいは100010のとき、S(k)=2で、D(k)が0~1の場合（ステップ213でYesの場合）にはC(k)0としてS(k)=3のテーブルから符号語を選択し、C(k)1としてS(k)=0の符号語を選択して“選択肢有り”という検出信号を選択肢有無検出回路121から出力する（ステップ214）。ステップ205およびステップ213でそれぞれNoの場合は、C(k)0、C(k)1ともD(k)、S(k)で選択された符号語“選択肢なし”（ステップ208）として判断を終了する。さて、C(k-1)が010000でS(k)=3でD(k)が3以下の場合、S(k)=1の符

号語と交換が可能で有る事はどちらを選んでも最大の0の連続が7に収まり、(1, 7) RLL規則を乱すことがないことが明らかであり、また、C(k-1)が010000の場合は次に取る符号語がS(k)=2または3で符号化がなされることが符号化テーブル13によって限定されており、かつS(k)が1, 2, 3の符号化テーブル13に含まれる符号語は各々独立しているすなわち同じ符号語が存在していないことから復号時に問題が生じることはない。

【0030】

同様に、C(k-1)が100000すなわちLSB側のゼロランが5のときも同様に(1, 7) RLL規則を乱すことがなく、さらに復号時の問題は生じない。

【0031】

C(k-1)のLSB側のゼロランが1か2の符号語は次にS(k)=1または2または3を取る符号語であり、S(k)=0の符号化テーブルに含まれる符号語はS(k)=2または3に含まれる符号語と同じ符号語が存在している。しかし、S(k)=0の符号語のうち、D(k)=0または1の符号語である000001は他のテーブルに存在しないユニークな符号語であり、S(k)=2の符号語と交換をしても復号時の問題は生じない。

【0032】

以上説明をしたように、図5に従った符号語の交換によってDSVの制御ができるることは交換される符号語に含まれる1の偶奇が異なることから説明ができる。すなわち、C(k-1)が010000で、S(k)=3でD(k)=0だった場合、C(k)0は101001であり、C(k)1は001001である。NRZI変換する際の直前の極性が1だったとすると、前者は001111であり、最終ビットが1なので0となる一方、後者は111000であり最終ビットが1なので1になる。図10にこの様子を示す。a)が前者でありb)が後者である。上段がC(k-1)、C(k)、C(k+1)であり、下段がNRZI変換後の符号語である。図10から明らかなように、C(k)を交換することでNRZI変換後の極性が変わりDSV値が変化をする。よってDSVの小さくなるようなパターンを選択することによってDC成分の抑圧ができるのである。

【0033】

次に図6を用いて(1, 8) RLL制限を持つ符号語の変調法について説明を行う。(1, 7) RLLか(1, 8) RLLかは図3の最大ラン長設定130によって決められるかあるいは初期設定からどちらかに決めておく。また、(1, 8) RLLの場合の符号化テーブルは図8の(1, 7) RLLと同様の符号化テーブルが使用できる。

【0034】

さて、(1, 8) RLLの場合は最大ラン長が(1, 7) RLLより1ビット長くゆるされているので条件が図5と比較をして異なってくる。図6中、条件1では $C(k-1)$ の LSB側のゼロランが4か5の時(ステップ301でYesの場合)、 $S(k)=3$ のテーブルが選択され、かつ $D(k)$ が0~3の場合(条件1-1、ステップ302でYesの場合)、 $C(k)0$ に $S(k)=3$ の符号語、 $C(k)1$ に $S(k)=1$ の符号語が選択可能である(ステップ303)。また、LSB側のゼロランが4か5の時(ステップ301でYesの場合)、 $S(k)=2$ のテーブルが選択され、かつ $D(k)$ が7以上の場合(条件1-2、ステップ304でYesの場合)、 $C(k)0$ に $S(k)=2$ の符号語、 $C(k)1$ に $S(k)=1$ の符号語が選択可能である(ステップ305)。ステップ301、ステップ302およびステップ304でそれぞれNoの場合は、 $C(k)0$ 、 $C(k)1$ とも $D(k)$ 、 $S(k)$ で選択された符号語“選択肢なし”(ステップ306)として判断を終了する。

【0035】

同様に、条件2では $C(k-1)$ の LSB側のゼロランが1の時(ステップ307でYesの場合)、 $S(k)=3$ が選択された場合、 $D(k)=1, 2$ か1, 3であれば(ステップ308でYesの場合)、 $C(k)0$ には $S(k)=3$ の符号語、 $C(k)1$ には $S(k)=0$ の符号語が選択可能である(ステップ309)。ステップ307およびステップ308でそれぞれNoの場合は、 $C(k)0$ 、 $C(k)1$ とも $D(k)$ 、 $S(k)$ で選択された符号語“選択肢なし”(ステップ306)として判断を終了する。

【0036】

また、条件3では $C(k-1)$ の LSB側のゼロランが3以下のとき(ステップ310でYesの場合)、 $S(k)=2$ で $D(k)$ が0または1の時(ステップ311でYesの場合)、 $C(k)0$ には $S(k)=3$ の符号語、 $C(k)1$ には $S(k)=0$ の符号語が選択可能である

(ステップ312)。ステップ310およびステップ311でそれぞれN○の場合は、C(k)0、C(k)1ともD(k)、S(k)で選択された符号語“選択肢なし”(ステップ306)として判断を終了する。

【0037】

以上説明をしたように図6の条件判断に従えば、(1, 8) RLL規則を満たしたDC成分の抑圧がなされた符号語の生成が可能である。なお、最大ラン長設定で9Tが設定されている場合はセクタ内で必ず一定数以上の9Tが発生したのちにDSVの制御を行う必要があり、この制御は符号語選択肢有無検出回路内に9T発生のカウンタを持ち9T信号が発生するカウント数を監視することで行うことができる。

【0038】

さて、以上説明したように、本発明になる符号化テーブルを用いることによって(1, 7) RLL制限あるいは(1, 8) RLL制限を持つ符号生成可能な変調方法、あるいは変調装置を実現が可能であり、さらに補助情報を重畠可能である。

【0039】

つぎに図2乃至図4を参照してDSV制御の方法について上述した符号語の選択をふまえた説明を加える。説明では図5に示した(1, 7) RLLの変調過程を用いるが、(1, 8) RLLでも図6に示したように選択肢があるかどうかの判断をすることによって同様にDSV制御が可能である。

【0040】

まず、図4において、初期テーブル設定(ステップ101)は符号語に付加される同期語等の後続のS(k)を決定することで設定が可能である。次に4ビットのソースコードD(k)を入力し(ステップ102)、S(k)とD(k)とによって図8の符号化テーブルに従って符号化を行う。この過程でひとつ前に符号化したC(k-1)を見てLSB側のゼロラン長を演算し、符号語の選択肢があるかどうかを図5の条件に従って判断をする(ステップ103)。なお、図2、図3ではC(k-1)が符号出力の手段から入力されているが、ひとつ前の入力データと、状態S(k)を保持することによって求めることも可能である。

【0041】

符号化テーブルに選択可能符号語が存在しない場合（ステップ103で「しない」場合）は符号語メモリ「0」124、符号語メモリ「1」125に符号化テーブルから出力された符号語をC(k)0, C(k)1として（ステップ107）それぞれ符号語メモリ「0」124、符号語メモリ「1」125に付加してCDSを演算し、DSVメモリ126、DSVメモリ127を更新する（ステップ108）。

【0042】

符号化テーブルに選択可能符号語が存在する場合（ステップ103で「する」場合）、選択肢が存在することを示す信号を符号語選択肢有無検出回路121から出力し、DSVメモリ0, 1の絶対値を絶対値演算回路によって演算をし、符号語メモリから絶対値の小さい符号系列を出力手段から出力する（ステップ104）。その後、選択した符号語系列に選択しなかった符号語メモリの内容を入れ替えると同時にDSV演算メモリを採用した値に採用しなかった値を入れ替える（ステップ105）。その後、図5、図6の説明で述べたように、符号語候補として選択が可能な符号語をS(k)で決定される一方の符号化テーブルと他方の符号化テーブルから選択をしC(k)0, C(k)1として出力する（ステップ106）。その後、符号語メモリ「0」124、符号語メモリ「1」125に符号化テーブルから出力された符号語をC(k)0, C(k)1として（ステップ107）＜符号語候補C(k)0, C(k)1それぞれについてCDSを計算し、DSVメモリ「0」、「1」を更新し、符号語メモリ「0」、「1」にC(k)0, C(k)1を付加し、DSVメモリ126、DSVメモリ127を更新する（ステップ108）。以上の操作を符号化の終了（ステップ109）まで行うことによってDC成分が抑圧された符号語の生成が終了する。

【0043】

次に本発明になる最短ビットの反転が連続した場合のビット操作について説明をする。最短ビットの反転は伝送路の周波数特性が低い時に位相同期をかかりにくくする場合があり、このような伝送路について、本発明では次に述べるような手段によって最短ビット反転の連続を阻止することが可能である。

【0044】

図8の符号化テーブルによれば、最短ビット反転の連続は010101の繰り返しまたは101010の繰り返しによって発生する。010101の繰り返しは $S(k) = 0$ または $S(k) = 3$ ののち、 $D(k) = 7$ が連続した場合に生じる。このときは、最小ラン繰り返しカウントによって $S(k) = 0$ で、 $D(k) = 7$ ののち、 $D(k+1) = 7$ 、 $D(k+2) = 7$ の場合に限り $D(k+1)$ を10から15の何れかに変え、 $S(k+2)$ は0のままにしておく。

【0045】

すなわち、 $S(k) = 0$ または3で $D(k) = 7$ の時は $S(k+1) = 0$ であり、符号語は010101である。こののち $D(k+1) = 7$ になれば、 $S(k+2) = 0$ で符号語は010101で、こののち $D(k+2) = 7$ になると符号語は010101となる。ここで、 $D(k+1)$ を10から15の何れかに変えると、 $S(k+2)$ は2または3になるが、 $S(k+2)$ を0にすることによって復号時に連続最小ランの繰り返しが発生したことが検出可能かつ連続最小ランの繰り返しを阻止することができる。

【0046】

さて、101010の繰り返しの場合は $S(k) = 2$ で $D(k) = 12$ のとき、符号語は101010で、 $S(k+1) = 2$ となり、その後、 $D(k+1) = 12$ の時、符号語は101010で $S(k+2) = 2$ で $D(k+2) = 12$ で101010の符号語が出力される。この場合は $S(k+1)$ を0に変えることによって101010が000000に交換することができ、後に述べる復調方法によって問題なく復調することが可能である。以上述べたように、本発明によれば、最小反転の繰り返しを阻止することが可能である。

【0047】

図3を用いて以上の動作を再度説明する。最小ラン繰り返し監視131は $S(k)$ と $D(k)$ を監視しながら最小反転の繰り返しが起こる $D(k)$ と $S(k)$ の繰り返しをカウント（最小ラン繰り返しカウント）をする。この情報を符号語選択肢有無検出回路に送出し、最小ランの繰り返しを上述の手段によって阻止する。

【0048】

さらに、符号語選択肢有無検出回路には最大ラン長設定130が接続されており、フォーマット部11から送出された最大ラン長設定信号によって(1, 7) RLLの変調を行うか、(1, 8) RLLの変調を行うかの設定をする。前述のように、最大ラン長設定信号のビットが0の場合は符号語選択肢有無検出回路121によって図5のフローチャートによって説明をした符号語選択肢の有無検出が行われ(1, 7) RLL規則による変調がなされ、最大ラン長設定信号のビットが1の場合は符号語選択肢有無検出回路121によって図6のフローチャートによって説明をした符号語選択肢の有無検出が行われ(1, 8) RLL規則による変調がなされる。(1, 8) RLLが選択された場合、 $T_{min} = 9T$ の発生頻度を多くするよう9Tの選択肢がある場合は必ず9Tとなるよう制御することも可能である。

【0049】

再度、図16を参照して以上の動作を説明する。最小ラン設定が記録セクタ0, 1, 2, 3, 4, …に対して1, 0, 0, 1, 1…と割り当てられている場合、記録セクタ0に対しては最大ラン長設定信号のビットが1なので、図6で説明したDSV制御方法によって(1, 8) RLLによる変調がなされ T_{max} は9となる。記録セクタ1に対しては最大ラン長設定信号のビットが0なので、図5で説明したDSV制御方法によって(1, 7) RLLによる変調がなされ T_{max} は8となる。同様に記録セクタ2, 3, 4に対して T_{max} は8, 9, 9となるのである。

【0050】

つぎに本発明による復調方法と復調装置について説明をする。図11は本発明に好適な復調装置の実施の一例である。入力符号語のビット列はNRZI復調手段501でNRZI復調され、同期検出回路502によって同期語が検出され、NRZI復調された信号および同期語はパラレル6ビットに変換するためのタイミング信号であるワードクロックによってシリアル／パラレル変換器503によって6ビットごとの符号列C(k)に構成される。こののちワードレジスタ504に入力され1ワード遅延がなされた符号語C(k-1)は符号語の判定情報の検出装置50

5に入力され後述の判定情報が演算出力される。判定情報と入力符号語C(k)は状態演算器506に入力され4つの符号化テーブルのうちどの符号化テーブルによって符号化がなされたかを示す状態S(k)を出力し、アドレス生成部507にてC(k-1)とS(k)とに指定されるアドレスにより例えば図12に示す復号テーブル508から出力データ語が出力される。

【0051】

一方入力符号語ビット列はラン長カウンタ509に入力されランレンジスカウントによって(1, 7) RLL制限によるビット列か(1, 8) RLL制限によるビット列かの判断がなされセクタ情報をタイミング信号としてビット復号510によってビット復号され出力補助情報として出力される。セクタ情報は同期検出回路502による特定パターンの検出や出力データ語を図示せぬ処理回路によって処理することによって出力することが可能である。

図17がラン長カウンタ509とビット復号処理510から構成される補助情報復号器6を具体的に示すブロック図である。NRZI復調501に接続される入力ビット列はレジスタ61に加えられ加算器62でゼロラン長、すなわちゼロの連続数を検出する。すなわちレジスタ61のレジスタ長が8ビットであってすべてが0の時、加算器62は8ビットすべてが0で有る事を検出出力し、加算器出力の出力によって後続のカウンタ63をカウントアップする。ここで、レジスタ長が8で、すべてが0の場合は(1, 8) RLL制限によって符号化がなされたと判断される。カウンタ63の出力は比較器64で、基準値65との比較によってカウンタ63のカウント値が所定の値を超えたときに1を出力回路66に出力する。出力回路66ではセクタ情報をタイミング信号とし、図示せぬ後続の処理回路に出力補助情報として1または0のバイナリ系列を出力する。レジスタ61、カウンタ63はセクタ情報によって初期化される。基準値65は(1, 7) RLLで変調されたセクタにビットエラーが発生して誤検出するのを防止するための基準であり、9T(NRZI変調前ではゼロランは8ビット)の発生頻度によって所定の値に設定する。

【0052】

以上述べたように簡単な構成によって重畠された補助情報が出力可能である。

なお、本変調によれば、セクタを2048バイトにした場合に(1, 8) RLLで変調したにもかかわらず9Tが出現しない確率は 10^{-10} より低い値になり、セクタ毎でピット情報を持たせることは十分可能である。

【0053】

次に主情報の復調について説明を加える。さて、判定情報は図12に示すよう に0, 1, 2の3つの場合わけがなされ、 LSB側のゼロラン長によって次の符号語がどの符号化テーブルによって符号化がなされるのかを示すものである。すなわち、ひとつ前の符号語C(k-1)と現在の符号語がどの符号化テーブルで符号化がなされているのかを知ることによってC(k-1)がD(k-1)に復調される。

【0054】

(式1)

```

if (判定情報==0) [
    if (C(k)が0の符号化テーブルにある符号語)
        S(k)=0;
    elseif (C(k)が1の符号化テーブルにある符号語)
        S(k)=1;]

if (判定情報==1) [
    if (C(k)が1の符号化テーブルにある符号語)
        S(k)=1;
    elseif (C(k)が2の符号化テーブルにある符号語)
        S(k)=2;
    elseif (C(k)が3の符号化テーブルにある符号語|| 1 )
        S(k)=3;
    elseif (C(k)==0 && C(k-1)==32)
        S(k)=3;
    elseif (C(k)==0&& C(k-1)==42)
        S(k)=2;]

if (判定情報==2) [

```

```
elseif (C(k)が3の符号化テーブルにある符号語||9||5||2)
```

```
S(k)=3;
```

```
elseif (C(k)が2の符号化テーブルにある符号語|| 4 || 1 0 || 8)
```

```
S(k)=2;
```

```
elseif (C(k)==21)
```

```
S(k)=0;]
```

式1がC(k)と判定情報とからS(k)を求めるための演算であり、C言語によって記述されている。本演算によれば、判定情報とC(k)、C(k-1)とからS(k)が求まり、図13の復調テーブルによってCk-1をDk-1に復調可能である。なお、本演算では(1, 7) RLLの場合、(1, 8) RLLの場合、最小ラン長の制限を設けた場合についてすべての復調演算を含んでいる。このため、(1, 7) RLLでも(1, 8) RLLについてもDSVの制御方法すなわち図5、図6のいずれを選んだ場合でも復調装置は同一のもので正常に復調がなされる。

【0055】

たとえば、図14のように010000 001001 000001 00
0101 010001 なる符号語列が図11に示す復調装置に入力された時、C(k-1)=010000の判定情報はLSB側のゼロラン長が4である事から図12のように、判定情報は2である。また、次の符号語C(k)が001001(デシマルで9)と続いており、式1の最初の条件判定に当てはまるからS(k)は3であることがわかる。よって図13の復調テーブルのC(k-1)で、010000の行のS(k)が3であることから、D(k-1)として15と求まる。すなわち、k時点のC(k)が生成された符号化テーブルの状態情報(番号)S(k)からk-1時点のC(k-1)に対応するD(k-1)が復号されるのである。同様にして001001は判定情報が0であり、続く符号語の000001は符号化テーブルのS(k)=0にあるため、図13の復調テーブルによってD(k-1)は0と求まる。同様にして000001はD(k-1)が1、000101はD(k-1)が2と求まる。なお、001001はDSV制御のために図5の条件1-1で交換がなされた符号語であるが、正常に復号が

できていることが以上の説明によって明らかである。

【0056】

【発明の効果】

以上説明したように本発明によれば、連続する2進数のデータ系列を4ビット単位の入力データ語に変換した後に、(1, 7) RLL規則または(1, 8) RLL規則を満足する6ビット単位の出力符号語列に変換が可能であり、また、出力符号語列に冗長ビットを加えることなくDSV制御が可能であるから、出力符号語列のDC成分の効果的な抑圧が可能であり、さらに補助情報を付加して記録や伝送が可能で同一の復調器によって復調が可能であり、復調語の情報だけでは補助情報を知り得ることは困難で、そのためコピープロテクト情報をたとえ信号に埋め込んだとしても主情報の劣化は生じさせることなくディスクの不正コピー等が防止可能であるという利点を有する。

【図面の簡単な説明】

【図1】

本発明の変調装置の基本構成図である。

【図2】

本発明の変調装置のブロック構成図である。

【図3】

図2に示す符号化部周辺のブロック構成図である。

【図4】

図2に示す変調装置の符号化動作を説明するためのフローチャートである。

【図5】

本発明の(1, 7) RLLの場合のDSV制御を示すフローチャートである。

【図6】

本発明の(1, 8) RLLの場合のDSV制御を示すフローチャートである。

【図7】

4ビット単位のデシマル入力データ語に対応する6ビット単位のバイナリ出力符号語を表す図である。

【図8】

本発明の変調装置に用いられる4つの符号化テーブル $S(k) = 0 \sim S(k) = 3$ の各内容を表す図である。

【図9】

本発明の変調装置における符号化過程を説明する図である。

【図10】

本発明の変調装置の動作を説明するための図である。

【図11】

本発明の復調装置の実施例のブロック図である。

【図12】

本発明の復調装置に用いられる判定情報を示す図である。

【図13】

本発明の復調装置に用いられる復調テーブルを示す図である。

【図14】

本発明の復調装置の動作を説明するための図である。

【図15】

本発明の符号化テーブルの他の例を示す図である。

【図16】

本発明の補助情報の記録を説明するための図である。

【図17】

本発明の補助情報の再生について説明するための図である。

【符号の説明】

1 … 変調装置、

2 … 記録媒体、

3 … 伝送媒体、

1 1 … フォーマット部、

1 2 … 4 - 6 変調部、

1 3 … 符号化テーブル、

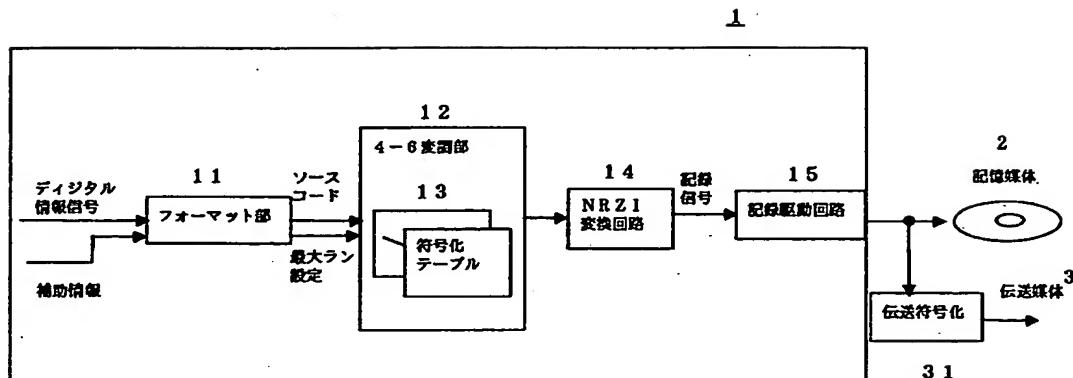
1 4 … N R Z I 変換回路、

1 5 … 記録駆動回路、

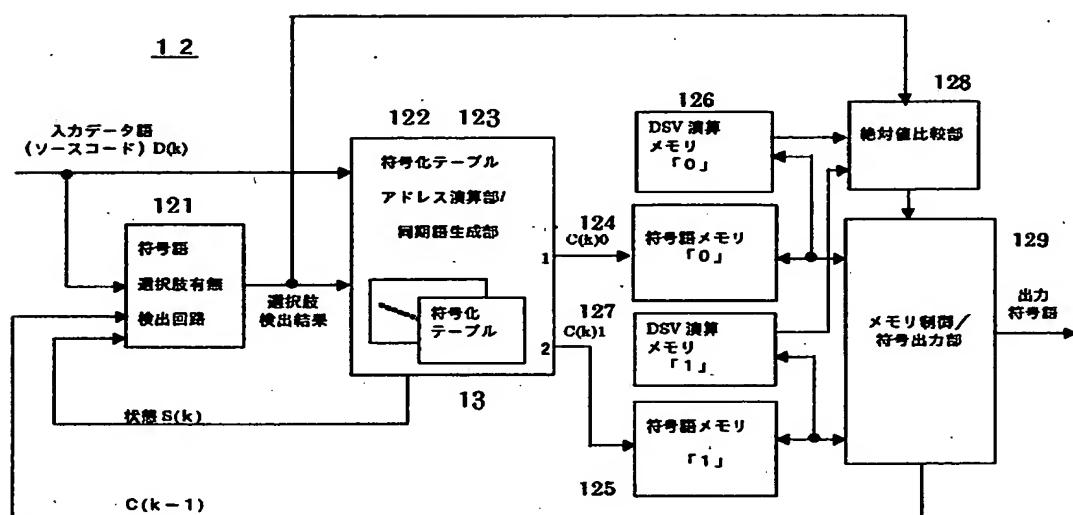
3 1 … 伝送符号部、
1 2 1 … 符号語選択肢有無検出回路、
1 2 2 … 符号化テーブルアドレス演算部
1 2 3 … 同期語生成部、
1 2 6、 1 2 7 … D S V 演算メモリ、
1 2 4、 1 2 5 … 符号語メモリ、
1 2 8 … 絶対値比較部、
1 2 9 … メモリ制御符号化出力部、
5 0 1 … N R Z I 復調、
5 0 2 … 同期検出回路、
5 0 3 … シリアル／パラレル変換器、
5 0 4 … ワードレジスタ、
5 0 5 … 符号語判定情報検出装置、
5 0 6 … 状態演算器、
5 0 7 … アドレス生成部、
5 0 8 … 復号テーブル、

【書類名】 図面

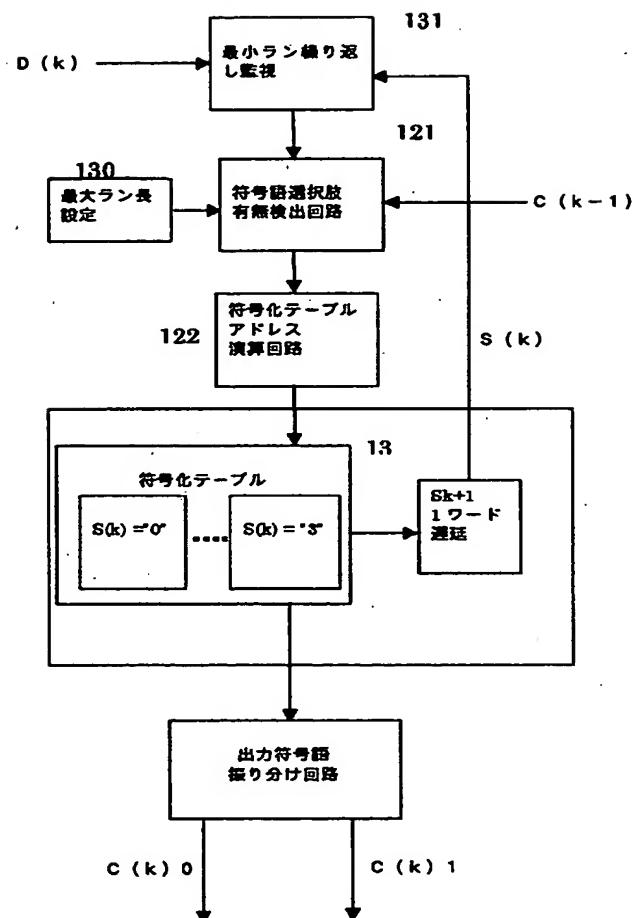
【図1】



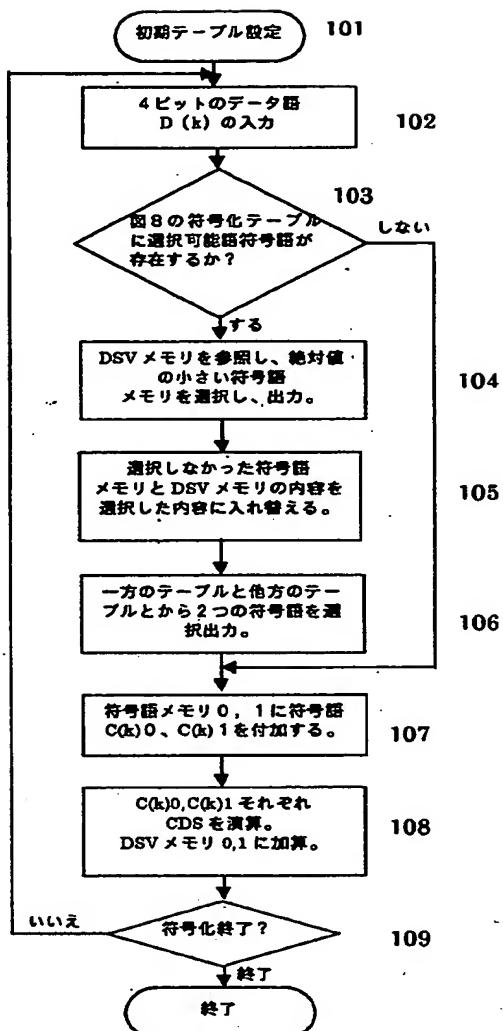
【図2】



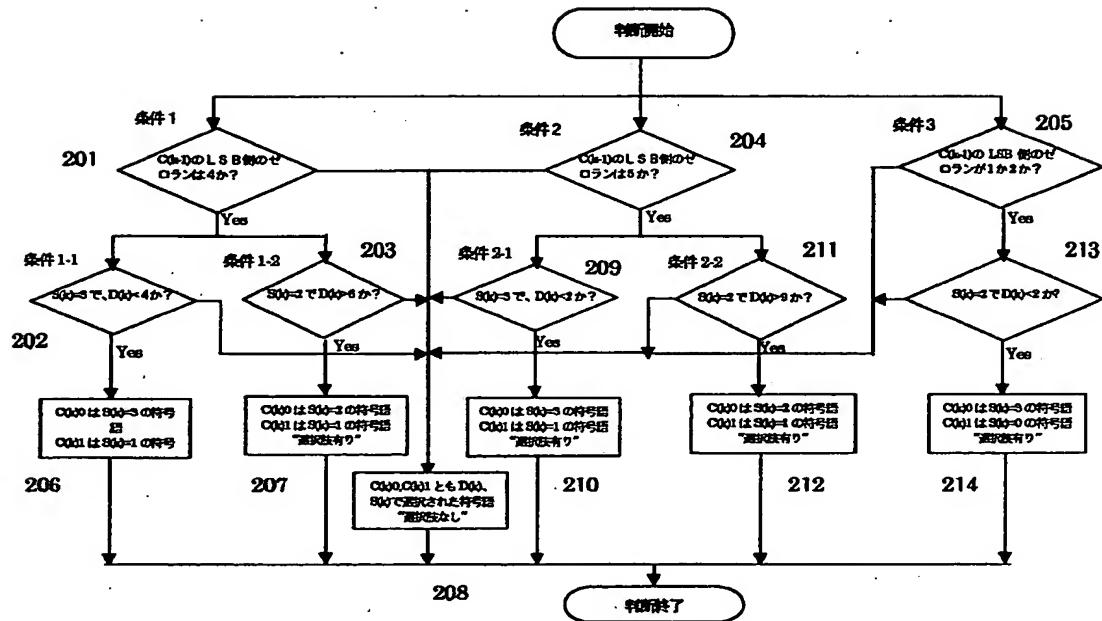
【図3】



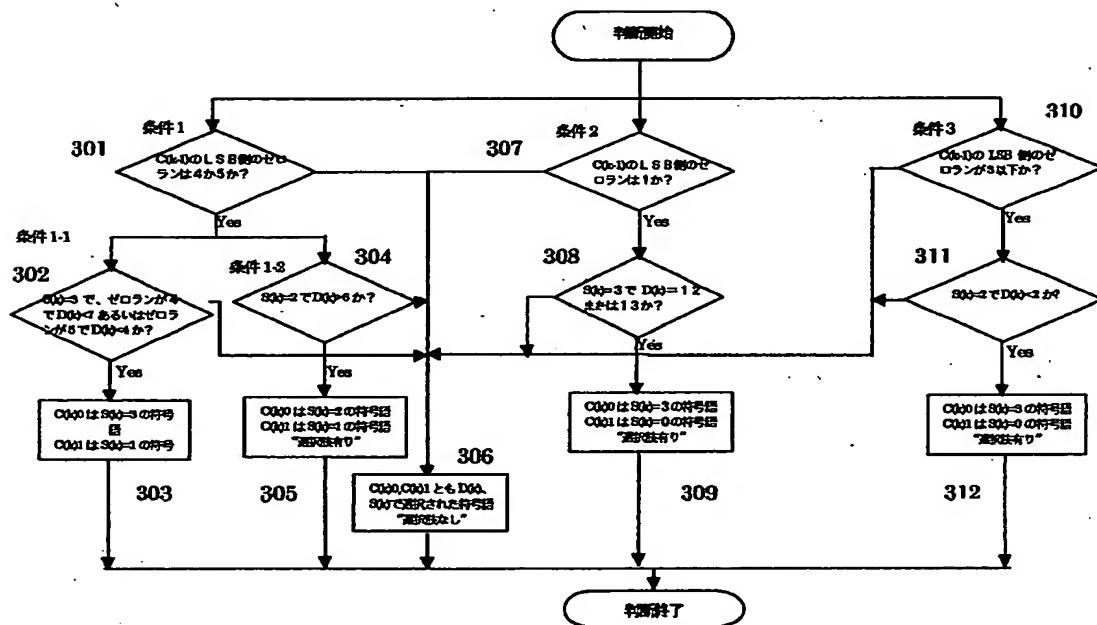
【図4】



【図5】



【図6】



【図7】

デシマル	バイナリ
0	000000
1	000001
2	000010
4	000100
5	000101
8	001000
9	001001
10	001010
16	010000
17	010001
18	010010
20	010100
21	010101
32	100000
33	100001
34	100010
36	100100
37	100101
40	101000
41	101001
42	101010

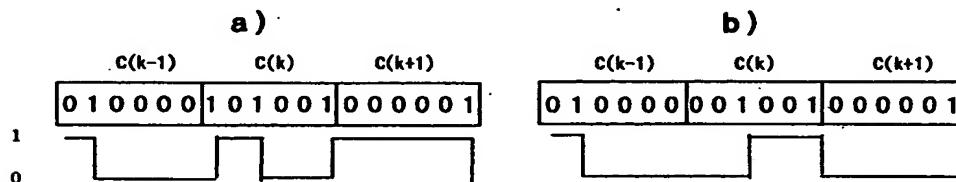
【図8】

S(k)	0		1		2		3	
D(k)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)	S(k+1)
0	1	000001	0	9	001001	0	33	100001
1	1	000001	1	9	001001	1	33	100001
2	17	010001	0	5	000101	0	17	010001
3	17	010001	1	5	000101	1	17	010001
4	18	010010	1	2	000010	1	18	010010
5	18	010010	2	2	000010	2	18	010010
6	18	010010	3	2	000010	3	18	010010
7	21	010101	0	4	000100	1	36	100100
8	21	010101	1	4	000100	2	36	100100
9	20	010100	1	4	000100	3	36	100100
10	20	010100	2	10	0001010	1	42	101010
11	20	010100	3	10	0001010	2	42	101010
12	0	000000	2	10	0001010	3	42	101010
13	0	000000	3	8	001000	1	40	101000
14	16	010000	2	8	001000	2	40	101000
15	16	010000	3	8	001000	3	40	101000

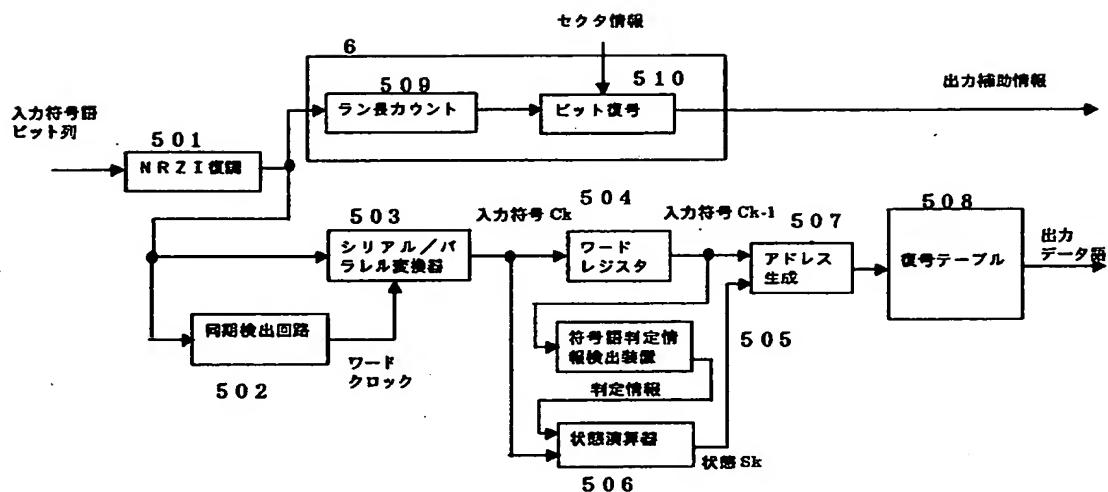
【図9】

入力データ語		出力符号語	
D(k)	S(n)	C(k)	S(n+1)
4	0	18	1
5	1	2	2
6	2	18	3
7	3	21	0
8	0	21	1

【図10】



【図11】



【図12】

判定情報	LSB側のゼロラン長	次の状態
0	0	0
1	1, 2, 3,	1, 2, 3,
2	4, 5, 6	2, 3

【図13】

C(k-1)	D(k-1) / S(k)	D(k-1) / S(k)			
		0	1	2	3
0 000000	2	7	-	12	13
1 000001	0	0	1	-	-
2 000010	1	-	4	5	6
4 000100	1	-	7	8	9
5 000101	0	2	3	-	-
8 001000	1	-	13	14	15
9 001001	0	0	1	-	-
10 001010	1	-	10	11	12
16 010000	2	-	-	14	15
17 010001	0	2	3	-	-
18 010010	1	-	4	5	6
20 010100	1	-	9	10	11
21 010101	0	7	8	-	-
32 100000	2	-	-	12	13
33 100001	0	0	1	-	-
34 100010	1	-	4	5	6
37 100101	0	2	3	-	-
40 101000	1	-	13	14	15
41 101001	0	7	8	-	-
42 101010	1	-	10	12	11

【図14】

D(k-1)	C(k-1)	判定情報	S(k)
15	010000	2	3
0	001001	0	0
1	000001	0	1
2	000101	0	0
3	010001	0	—

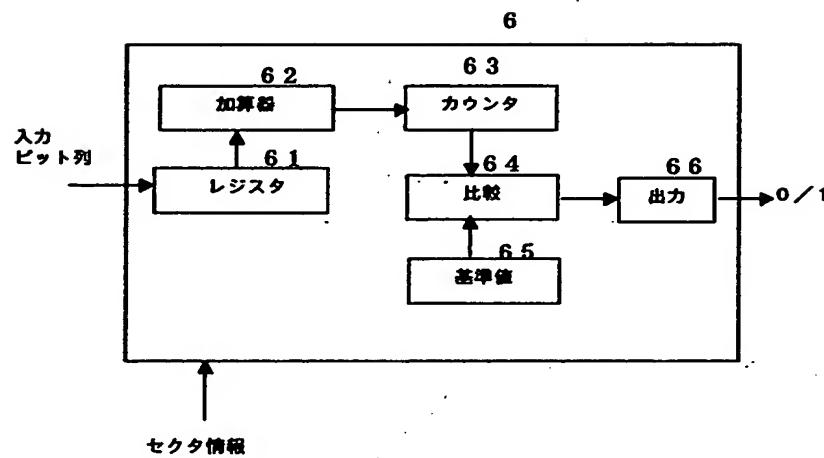
【図15】

S(k)	0			1			2			3		
	D(k)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)	S(k+1)	C(k)
0	1	000001	0	9	001001	0	33	100001	0	41	101001	0
1	17	010001	1	5	000101	1	17	010001	1	37	100101	1
2	18	010010	2	2	000010	2	18	010010	2	34	100010	2
3	17	010001	0	5	000101	0	17	010001	0	37	100101	0
4	18	010010	1	2	000010	1	18	010010	1	34	100010	1
5	1	000001	1	9	001001	1	33	100001	1	41	101001	1
6	18	010010	3	2	000010	3	18	010010	3	34	100010	3
7	20	010100	1	4	000100	1	36	100100	1	20	010100	1
8	21	010101	0	4	000100	2	36	100100	2	21	010101	0
9	20	010100	2	4	000100	3	36	100100	3	20	010100	2
10	21	010101	1	10	001010	1	42	101010	1	21	010101	1
11	20	010100	3	8	001000	1	40	101000	1	20	010100	3
12	16	010000	2	8	001000	2	40	101000	2	16	010000	2
13	0	000000	3	10	001010	3	42	101010	3	32	100000	3
14	16	010000	3	8	001000	3	40	101000	3	16	010000	3
15	0	000000	2	10	001010	2	42	101010	2	32	100000	2

【図16】

記録セクタ	0	1	2	3	4
最大ラン設定	1	0	0	1	1
Tmax	9	8	8	9	9	

【図17】



【書類名】 要約書

【要約】

【課題】 本発明は、出力符号語列に冗長ビットを加えることなく DSV 制御が可能となり、出力符号語列の DC 成分の効果的に抑圧し、同一の復調器によって復調が可能であり、復調語の情報だけでは補助情報を知り得ることは困難で、そのためコピープロテクト情報をたとえ信号に埋め込んだとしても主情報の劣化は生じさせることなくディスクの不正コピー等が防止可能である。

【解決手段】 冗長ビットを用いること無しに (1, k) RLL 規則で、 $k = 7$ あるいは 8 の制限下における DC 成分の抑圧を 4 ビットを 6 ビットに変換可能な符号化テーブルを用いて行う。連続する 2 進数のデータ系列を 4 ビット単位の入力データ語に変換した後に、(1, 7) RLL 規則または (1, 8) RLL 規則を満足する 6 ビット単位の出力符号語列に変換し、さらに補助情報を付加して記録や伝送する。

出願人履歴情報

識別番号 [000004329]

1. 変更年月日 1990年 8月 8日

[変更理由] 新規登録

住 所 神奈川県横浜市神奈川区守屋町3丁目12番地
氏 名 日本ビクター株式会社

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.